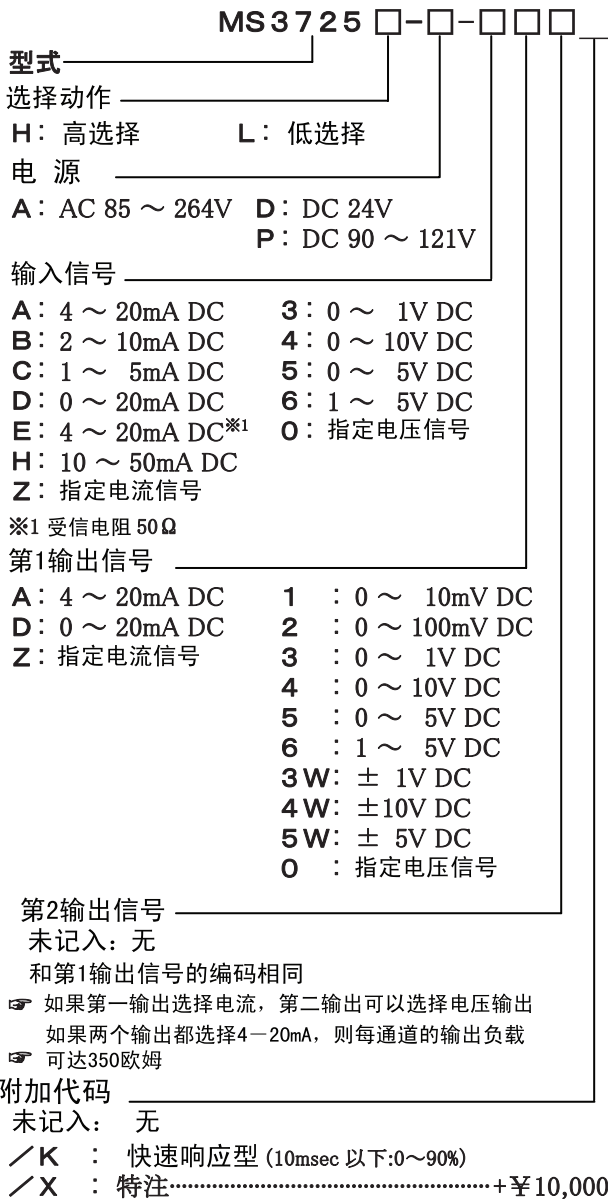


概要

选择大或小的输入信号之后转换成标准过程信号的薄型构造绝缘1输出/2输出的高/低选择器。

型式 编 码



方 法

● 电 源 部 分

电源敏感性 AC85~264V(47~63Hz 定格 100V、240V)
DC24V±10%
DC90~121V(定格 110V)
各电源电压对应量程的±0.1%以内

电源 保险丝 160mA

最大消费电量

电 源	AC100V	DC24V	DC110V
1 输出型	2.0VA 以下 / 55mA 以下 / 20mA 以下		
2 输出型	2.5VA 以下 / 70mA 以下 / 25mA 以下		

● 输 入 部 分

输入电阻

电压输入型 (DC)	通电时	1MΩ 以上
	停电时	1MΩ 以上
电流输入型 (DC)	4~20mA (标准)	250Ω
	2~10mA	250Ω
	1~5mA	100Ω
	0~20mA	250Ω
	10~50mA	10Ω

输入允许电压

电压输入型	30V DC max. 连续 (满量程 10V 以下时)
电流输入型	40mA DC max. 连续 (4~20mA 时)

制造可能范围

	电流信号	电压信号
输入范围 (DC)	0~100mA	0~10V
输入量程 (DC)	100μA~200mA	200mV~10V
输入零点偏置	0~100%	0~100%
(例 1) 3~8V ⇒ 输入量程 5V, 零点偏置 60%		
(例 2) -5~0V ⇒ 输入量程 5V, 零点偏置 -100%		

● 输 出 部 分

最大输出负荷

电压输出 (DC)	1V 量程以上	2mA 以下
	10mV	10kΩ 以上
	100mV	100kΩ 以上
电流输出 (DC)	4~20mA 1 出力	750Ω 以下
	4~20mA 2 出力	各 350Ω 以下

零点调整范围

约满量程的±5% (变换器前面板的电位器调整)

量程调整范围

约满量程的±5% (变换器前面板的电位器调整)

订 货 时 指 定 事 项

• 型式编码

(例) MS3725H-A-6A6

其他指定例

- 输入“0”时 MS3725H-A-0A6 (入力 2~10V)
- 输出“0”时 MS3725H-A-6A0 (出力 2~5V)
- 选择“X”时 MS3725H-A-6A6/X (响应速度 50Hz)
- 特定代码可以同时选择 (/KX)
- RoHS 指令

● 输出部分

制造可能范围		
	电流信号	电压信号
输出范围 (DC)	0~20mA	-10~10V
输出量程 (DC)	4~20mA	10mV~20V
输出零点偏置	0~100%	-100~100%
(例1) 4~20mA⇒ 输出量程 16mA,零点偏置 25%		
(例2) -1~4V⇒ 输出量程 5V,零点偏置-20%		

● 标准性能

变换精度	±0.1%/F.S.以内(25°C±5°C)
温度特性	每10°C温度变化影响满度的±0.2%以内
选择精度	0.5%/F.S.以下
响应时间	85msec 以下(0~90%)@100%
C M R R	100dB 以上(500V AC, 50/60Hz)
信号绝缘	入力-第1出力-第2出力-電源-大地各間絶縁
绝缘电阻	100MΩ以上(@500V DC) 入力-第1出力-第2出力-電源-大地各間
隔离强度	入力-[第1出力,第2出力]-[電源,大地各間] :2000V AC 遮断電流 0.5mA 1分間 電源-大地間 :2000V AC 遮断電流 5mA 1分間 第1出力-第2出力間 :500V AC 遮断電流 0.5mA 1分間
S W C 措施	ANSI/IEEE C37.90.1-1989
动作环境	温度:-5~55°C 湿度:5~90%RH
保存温度	-10~60°C

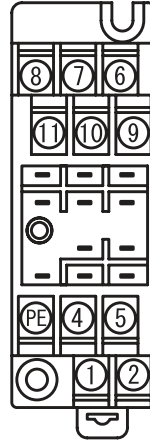
● 安装・形状

安装方法	面板安装或DIN导轨安装
接线方法	M3.5 端子接线 (电源端子和信号端子都采用防脱落端子)
允许扭距	0.8~1[N·m]
外形尺寸	W29×H86×D125mm 螺丝设置、包括插口端子台
重量	本体 120g 以下、插口端子台 80g 以下

● 材料

物体本身	ABS樹脂(UL-94V-0)
插口	ABS樹脂(UL-94V-0)
端子螺丝	铁/镍
端子插口	
表面处理	0.2 μm/ 镀金
底板	(FR-4:UL-94V-0)
防潮处理	:HumiSeal 1A27NS

端子配制图、信号布局



①	P(+)	POWER
②	N(-)	
PE	GND	
④	+ OUTPUT 1	
⑤	- OUTPUT 1	
⑥	- INPUT 2	
⑦	+ OUTPUT 2	
⑧	- OUTPUT 2	
⑨	+ INPUT 1	
⑩	- INPUT 1	
⑪	+ INPUT 2	

原理图

